Notizen Buch In-Memory

* Arbeitsspeicher unterischieden in SRAM und DRAM-> DRAM einfachere Struktur -> ein Transistor und ein Capascitor (engl) / SRAM normal sechs Tranisstoren, stabil solange Strom da -> DRAM ist ökonomischer vom Aufbau, muss refreshed werden, bei modernen Systemen alle 64ms -> setzt Geschwindigkeit Grenzen
* Daten werden immer zunächst in Cache gesucht, wenn dort nicht vorhanden wird Hauptspeicher abgerufen.
* Spaltenorientiert S 29/30 und in Kapitel 8
* <http://wikis.gm.fh-koeln.de/wiki_db/Datenbanken/SAP-HANA>
* <https://www.ijircce.com/upload/2015/september/130_Efficient.pdf>